

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Шебзухова Татьяна Александровна
Должность: Директор Пятигорского института (филиал) Северо-Кавказского
федерального университета
Дата подписания: 30.11.2023 14:46:59
Уникальный программный ключ:
d74ce93cd40e79275c3ba2f58486412a1c8e7961

Дисциплина (Модуль) 30.11.2023 14:46:59 программный ключ: 79275c3ba2f58486412a1c8ef90f	ПМ.01 Проектирование цифровых устройств				
Содержание	МДК.01.01 Цифровая схемотехника Логические основы цифровой схемотехники. Функциональные узлы комбинационного типа. Функциональные узлы последовательного типа. Схемотехника цифровых устройств на основе БИС, СБИС. Элементная база схемотехники. Микропроцессоры.				
Реализуемые компетенции	ОК 1 – ОК 9 ПК 1.1 – ПК 1.5				
Результаты освоения дисциплины (модуля)	Знать: – арифметические и логические основы цифровой техники; – правила оформления схем цифровых устройств; – условия эксплуатации цифровых устройств, обеспечение их помехоустойчивости и тепловых режимов, защиты от механических воздействий и агрессивной среды; – методы оценки качества и надежности цифровых устройств; – основы технологических процессов производства СВТ; – конструкторскую документацию, используемую при проектировании; – регламенты, процедуры, технические условия и нормативы. Уметь: – выполнять анализ и синтез комбинационных схем; – проводить исследования работы цифровых устройств и проверку их на работоспособность; разрабатывать схемы цифровых устройств на основе интегральных схем разной степени интеграции; – выполнять требования нормативно-технической документации;				
Трудоемкость, час.	422				
Объем занятий, часов		Лекций	Практических (семинарских) занятий	Лабораторных занятий	Самостоятельная работа
	Всего	142	144	Не предусмотрены	136
Формы отчетности (в т.ч. по семестрам)	Контрольная работа – 5, 6 семестр Дифференцированный зачет – 7 семестр				